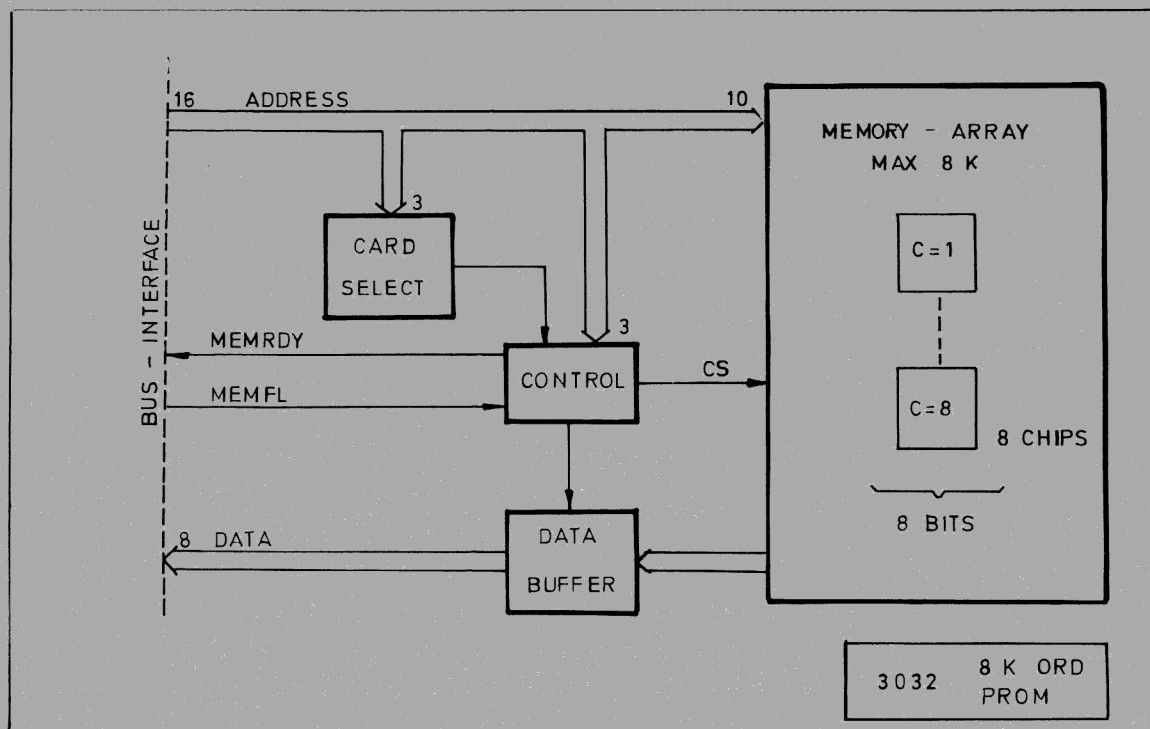


April 1978



BESKRIVNING

3032 är ett raderbart PROM som är baserat på minneskrets 2708

- Det bestyckas av användaren
Detta sker i steg av 1K (1024 × 8 bitar per kapsel)
- Det kan läggas valfritt inom 64K med multipel av 8K
Adressval sker med byglingsplugg

Kortet uppfyller buss-normerna för last- och drivförmåga i DataBoard 4680



TEKNISKA DATA:

- Matningsspänning: + 5V $\pm$ 5%
+ 12V $\pm$ 5%
– 12V $\pm$ 5%
- Strömförbrukning
fullt bestyckad: (2708) + 5V – 80 mA
+ 12V – 150 mA
– 12V – 520 mA
- Accesstid: Nominellt 450 nsek
- Mått: Enkelt europakort 100x 160 mm
- Kontakt: B 64 pol. tvåradigt europadon (DIN 41612)

KONTAKTNUMRERING: Se systembeskrivningen

SIGNALER mellan CPU och PROM-kortet:

- 16 bitars adressbuss
- 8 bitars tristate databuss
- MEMRDY är konstruerad för att begära två "wait-states" av CPU
- "MEM control" innehåller lässignalen MEMFL

Anm. Systembeskrivningen beskriver bussignalerna och villkoren för MEMRDY.

BYGLINGAR:



Adressval:

ej använda

32K

16K

8K

ej använda

Exempel: "4" klippt ger (16) minnesarean 16–24K

MEMRDY:

Kortet levereras utan bygling – ej vänteläge

Position 1D

