

2112

SEPT 81 1 3

CONTENTS

1. Description
1. Technical data
2. Installation
3. Component diagram

INNEHÅLL

1. Beskrivning
1. Tekniska data
2. Installation
3. Komponentplaceringsschema.

DESCRIPTION

- 32Kbytes dynamic memory board, based on memory circuit 4116.
- Available with 16 or 32 Kbytes on-board:
 - 2112/16 with 16 Kbytes mem.
 - 2112/32 with 32 Kbytes mem.
- 2112 is used in DataBoard 4680 double board computer systems, which provide refresh and cycle generation.
- Can be used together with the 5040 Memory-Access-Control board (MAC) to build a physical memory larger than 64Kbytes.
- Can be used with DMA.
- If the access time does not match the concerned CPU, it can be adapted with the signal MEMRDY*, which requests wait-states. For more information see the System Manual and CPU data sheets.

BESKRIVNING

- 32Kbyte dynamiskt minneskort, baserat på minneskrets 4116.
- Levereras med 16 eller 32 Kbytes monterade.
 - 2112/16 med 16 Kbytes minne
 - 2112/32 med 32 Kbytes minne
- 2112 används i DataBoard 4680 tvåkorts dator system, vilka levererar refresh och cykel generering.
- Kan användas tillsammans med 5040 Minnes-Access-Kontrollkort (MAC) för att bygga ett fysiskt minne större än 64K.
- Kan användas med DMA.
- Om accesstiden inte passar aktuell CPU, anpassa med signalen MEMRDY*, som begär 'Wait-states'. För mer information hänvisas till System manualen och datablad på CPU-enheterna.

TECHNICAL DATA

Power Supply
Spänningsmatning

+5V +/-5%, 500mA
+12V +/-5%, 50mA
-12V +/-5%, 50mA

Bus connection
Anslutning till bussen

Memory-side.

Connector
Kontaktdon

B 64 pin Standard Europe connector
(DIN 41612).

Size
Storlek

Standard Europe card, 100 x 160 mm.

Memory circuits
Minneskretsar

4116 access time 200ns.

SATTCO AB, Dalvägen 10, 171 36 SOLNA, 08-730 57 30, TLX 11588

---INSTALLATION---

---INSTALLATION---

1. The address space is selected by the jumpers S2, 16K, 32K and the switch SW1 according to the table below.
- 0 : open
S : closed

1. Adressområdet väljs med byglingarna S2, 16K, 32K och omkopplaren SW1, se nedanstående tabell.
- 0 : öppen
S : kortsluten

	Address space	32K	16K	S2	SW1
32K on board	0-32K	0	0	0	S
	32-64K	0	0	0	0
16K on board	0-16K	0	S	S	S
	16-32K	0	S	0	S
	32-48K	0	S	S	0
	48-64K	0	S	0	0

2. Larger memory.

With 32K on board, a separate 'SEL' signal can be wired to pin 4B. Switch S2 is used to define the active polarity of the 'SEL' signal.

NOTE! SW1 still must be set to the correct value and the card will have a fix position in the rack, depending on the address selected.

2. Större minne.

Med 32K på kortet kan en separat 'SEL' signal viras till pinne 4B. Switch S2 används för att definiera den aktiva polariteten hos 'SEL'-signalen. OBS! SW1 måste fortfarande sättas till rätt värde och kortet får en bestämd position i racken, beroende på adressvalet.

	Address	32K	16K	S2	SW1
Card enabled with 'SEL' high:	0 - 32K	S	0	0	S
	32 - 64K	S	0	0	0
Card enabled with 'SEL' low:	0 - 32K	S	0	S	S
	32 - 64K	S	0	S	0

With the 5040 MAC-card, the 'SEL'-signal used is 'low'. The 'SEL' input has a pull-up on-board and is high, if no wire is connected to pin 4B.

Med 5040 MAC kortet används en 'låg' 'SEL' signal. 'SEL'-signalen har en pull-up på kortet och ligger hög om inget är anslutet till pinne 4B.

3. If wait-states are not used, cut jumper S1.

3. Om 'wait-states' ej ska användas kapas bygling S1.

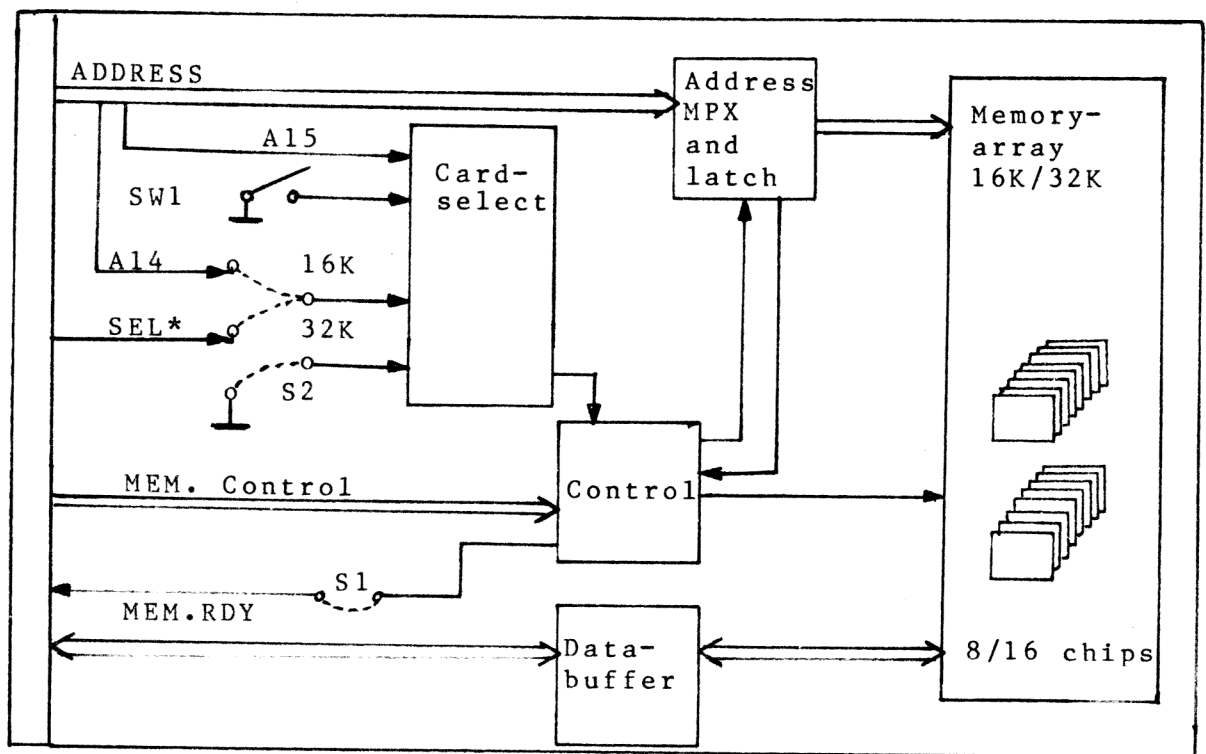
4. Installation
SWITCH THE POWER OFF
Put the card on the memory-side with the component side to the right.

4. Installation
SLÅ FRÅN SPÄNNINGEN
Placera kortet i minnesdelen med komponentsidan till höger.

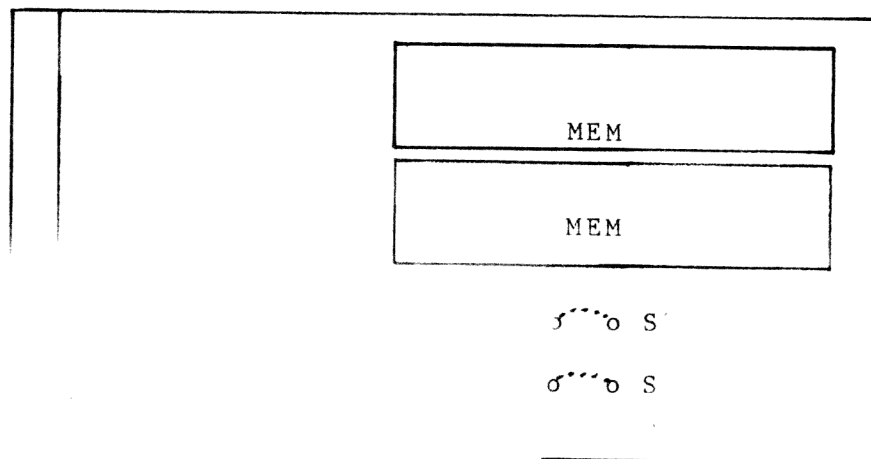
On board location of memory circuits:
Placering av minneskretsarna:

	BIT7	BIT6	BIT5	BIT4	BIT3	BIT2	BIT1	BIT0
ADDRESS 0-16K	10A	9A	8A	7A	6A	5A	4A	3A
ADDRESS 16-32K	10B	9B	8B	7B	6B	5B	4B	3B

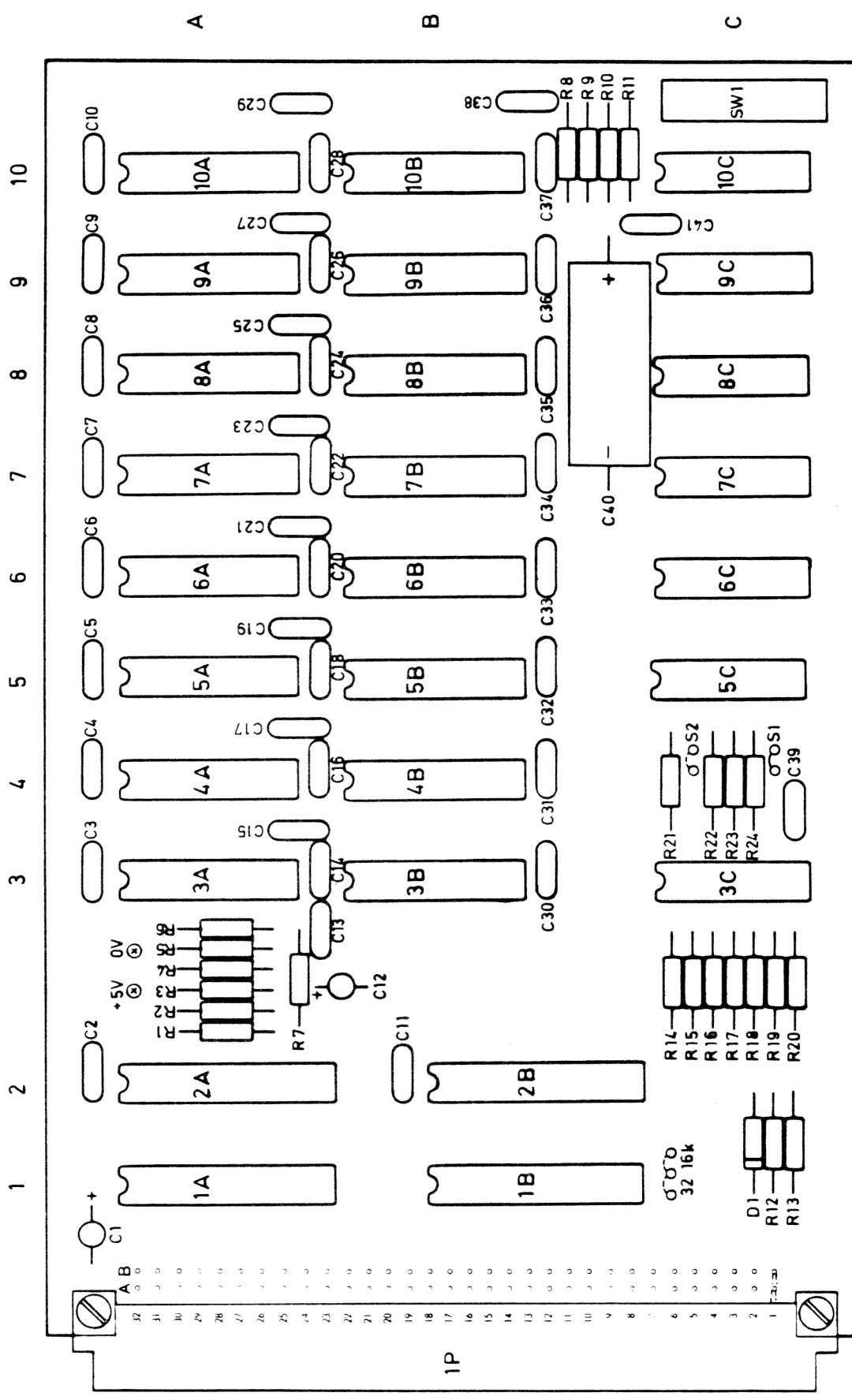
This datasheet information is subject to change without notice.



Block diagram 2112



This document must not be copied without written permission and the contents thereof must not be imparted to a third party nor be used for any unauthorized purpose. Contravention will be prosecuted.



SW1	S2	16k	32k	Address space
0	0	0	0	0-32k
0	0	0	1	32k-64k
0	0	1	0	0-16k
0	0	1	1	16k-32k
0	1	0	0	32k-48k
0	1	0	1	48k-64k
0	1	1	0	0-32k
0	1	1	1	32k-64k*
1	0	0	0	0-32k**
1	0	0	1	32k-64k**

Cover strapping options S1, S2, 16k, 32k during wave soldering

S - shorted
0 - open

* Selected by a high level on SEL^x signal
* Selected by a low level on SEL^x signal

